

2010/12/1 MEL Inc.

【S-NAP 特別バージョン期間限定キャンペーン】

株式会社エム・イー・エル

info@melinc.co.jp

TEL 052-504-6068

高周波・マイクロ波設計に必要な実用 3 点セットを破格値でご提供

RF 回路設計／RF 回路解析／電磁界解析 を装備

高周波・マイクロ波設計エントリー／ビギナーに最適

S-NAP Microwave Suite Lite2010 (MWE Edition)

マイクロウエーブ展 2010 限定版

¥298,000(税別)

【セット内容】

S-NAP Microwave Suite Lite2010 (MWE Edition)	
● 高周波・マイクロ波用線形回路シミュレータ／最適化ツール	S-NAP/Linear(LITE)
● 高周波・マイクロ波回路自動設計ツール	S-NAP/Design(LITE)
● モーメント法電磁界シミュレータ (素子実装が可能)	S-NAP/Field(LITE)

※仕様概要は別紙参照。

動作環境：Windows/Xp/Vista/7 SSE2 対応 CPU (一般的には Pentium4 以上)

※Windows7 (仮想 Xp 環境では動作いたしません)

【キャンペーン期間等】

期間： 2010/12/1～2010/12/28 (受注確定分※)

出荷数：20 セット

リリース：2011 年 1 月

※ 予約、お取り置きのご依頼はご遠慮ください。

【キャンペーン商品の制約条件等】

- 1) ご購入後の自動バージョンアップサービス (1 年間無償バージョンアップ) はありません。
(ユーザーページからの修正版ダウンロードは可能です)
- 2) S-NAP Microwave Suite (セット製品) へのバージョンアップが可能です。バージョンアップ料金は各セットとの差額になります。
- 3) ライセンスは、スタンドアローン USB タイプハードキーになります。
詳細はお問い合わせください。

【ソフトウェア概要】

● マイクロ波回路自動設計

S-NAP/Design(LITE)

フィルタ、増幅器、ディバイダ、カップラなど多種のマイクロ波回路が自動設計可能。初期設計を大幅に効率化。

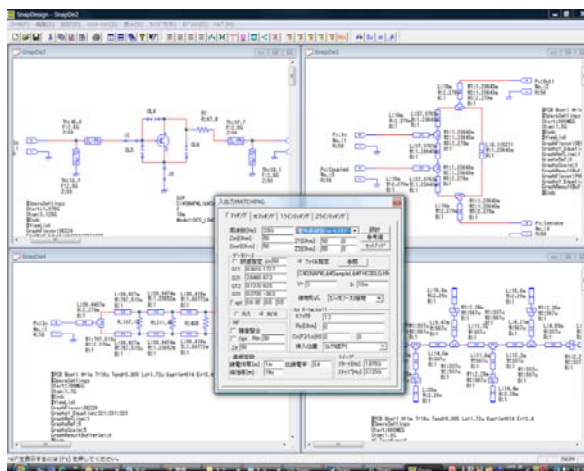
主な仕様

設計可能最高周波数：20GHz

フィルタ最大次数：10

LNA/発振器：設計不可

アクティブフィルタ：設計可能



● 回路シミュレーション

／最適化

S-NAP/Linear(LITE)

マイクロストリップを用いた高周波回路、LCを用いた低周波回路など様々な線形回路のシミュレーションおよび最適化が可能。

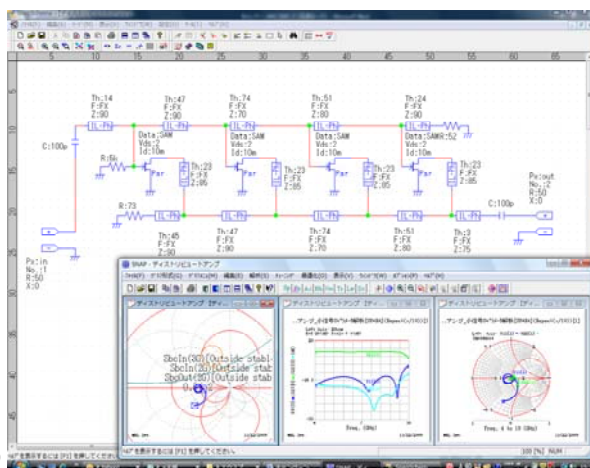
主な仕様

解析機能：線形解析

解析可能最高周波数：20GHz

解析可能最大ノード数：200 (INTERNAL)

最適化変数最大数：10



● 電磁界シミュレーション

S-NAP/Field(LITE)

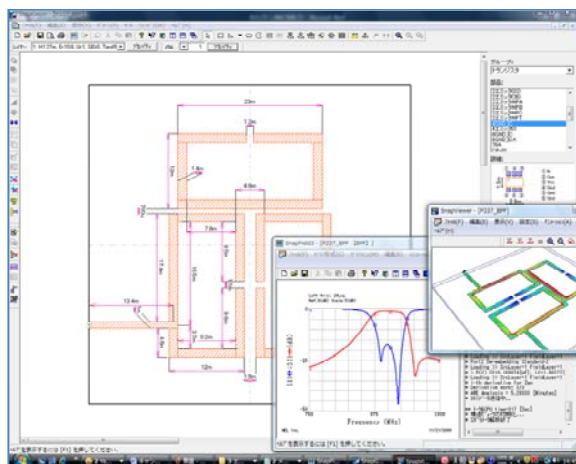
モーメント法を用いた多層基板に対する電磁界シミュレータで、高精度にシミュレーション可能。また素子を実装も可能。

主な仕様

解析最高周波数：20GHz

最大層数：3層基板まで(誘電体数4)

マトリックスサイズ：3000



※仕様は予告なく変更される場合があります。